

LF412/A 2回路, 高速, JFET入力

National Semiconductor

- スルーレート: 15V/ $\mu$ s
- GBW: 4MHz
- 入力バイアス電流: 50pA

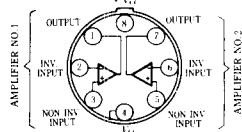
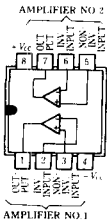
セカンド・ソース

類似品

NEC:  $\mu$ PC812

■ピン接続図

(TOP VIEW)



●電気的特性	●最大定格	LF412		LF412A		単位	
		標準値	最悪値	標準値	最悪値		
Vs=±15V Ta=25°C	電源電圧 入力電圧 差動入力電圧 動作温度 許容損失	±18 / ±30 C: -20~+80, M: -55~+125 /	±22 / ±38 C: -20~+80, M: -55~+125 /	V V V °C mW			
規格	記号	条件	標準値	最悪値	標準値	最悪値	単位
入力オフセット電圧 Voの温度ドリフト Voの長期安定性 入力バイアス電流 入力オフセット電流	Vos TC/Vos Vos/time Ib Ios		1 7 / 0.05 0.025	3 20 / 0.2 0.1	0.5 7 / 0.05 0.025	1 10 / 0.2 0.1	mV $\mu$ V/°C $\mu$ V/月 nA nA
入力雑音電圧 入力雑音電圧密度 入力雑音電流密度 差動入力抵抗 同相入力抵抗	Vn en in Rin RinCM	① ②	/ 25 0.01 1000000 /	/ / / / /	/ 25 0.01 1000000 /	/ / / / /	$\mu$ Vp-p nV/ $\sqrt$ Hz pA/ $\sqrt$ Hz M $\Omega$ G $\Omega$
同相入力電圧範囲 同相信号除去比 電源変動除去比 大信号電圧利得	VCM CMRR PSRR Avo	③ ④	-11.5~ +14.5 100 100 200	±11 70 70 25	-16.5~ +19.5 100 80 200	±16 80 80 50	V dB dB V/mV
出力電圧振幅 出力インピーダンス 出力電流 電源電流	Vo Zo Io Is	⑤	±13.5 / / 3.6	±12 / / 6.5	±13.5 / / 3.6	±12 / / 5.6	V $\Omega$ mA mA
スルーレート 利得帯域積 帯域幅 ライズタイム セリブクタイム オプショント	SR GBW fT tr ts OS		15 4 / / / /	8 2.7 / / / /	15 4 / / / /	10 3 / / / /	V/ $\mu$ s MHz MHz ns ns %
微分利得 群遅延特性 高調波ひずみ率 共利ゲルレシジョン	DG GD THD CS		/ / / /	/ / / /	/ / / /	/ / / /	% degree % dB

- 条件
- ① f0=1kHz, Rs=100
  - ② f0=1kHz
  - ③ Rs≤10k
  - ④ Vs=±6~±15V
  - ⑤ RL=10k