

FP2800A

Декодер-драйвер FP2800A – микросхема в корпусе DIP40, которая обеспечивает декодирование входного сигнала и управление по одному из 28 мощных выходов электромагнитными индикаторами. Позволяет подключение по мостовому принципу. CMOS-совместимые входы.

Характеристики:

- Рабочее напряжение до 27.3V DC
- Выходной ток до 370 mA в двух полярностях.
- Встроенные демпфирующие диоды для подключения индуктивной нагрузки.
- Возможность управления от микропроцессора.

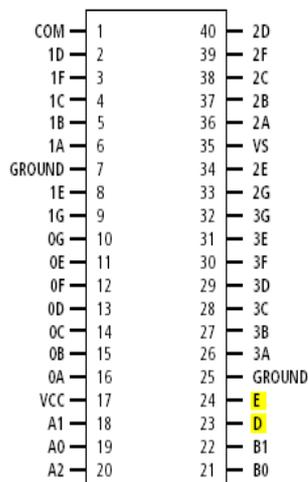
Область применения

- Управление 1-дюймовым блинкерным семисегментным модулем.
- Управление 1 дюймовым блинкерным семисегментным модулем и модулем типа XY5 с числом пикселей до 35.
- Управление 1 дюймовым блинкерным семисегментным модулем совместно с модулем типа XY5 с числом пикселей до 35 и модулем XY7.

Рекомендуемые параметры				
	MIN	NORMAL	MAX	
Напряжение питания логических цепей Vcc	4.5	5	5.5	V
Напряжение потребления Vs		26	27.5	V
Ток на нагрузке Is		350	370	mA
Рабочий температурный диапазон	-40		+80	°C
Рабочий цикл при 80 °C			25	%
при 25 °C			50	%
Рабочая частота	5			Hz

Предельное значение параметров.		
Напряжение питания логических цепей	Vcc	7V
Входное напряжение	VIN	6V
Напряжение питания	Vs	30V
Ток на нагрузке	Is	500mA
Рабочая температура	TA	-40+80°C

Характеристики в рекомендованном температурном диапазоне.					
	Условия	MIN	TYP	MAX	UNITS
V _{IH} Высокий уровень входного напряжения	V _{cc} =5V	2			V
V _{IL} Низкий уровень входного напряжения	V _{cc} =5V			0.8	V
I _{IH} Высокий уровень тока	V _{cc} =5V V _{in} =5V			1	µA
I _{IL} Низкий уровень сигнала на входе Enable(E)	V _{cc} =5V V _{in} =0V		1	-10	µA
На других входах			46	-60	µA
I _{cc} Ток логических цепей	V _{cc} =5V	2.0	6.6	10	mA
I _{so} Ток в режиме OFF	V _s =26V E = 0V			1	mA
Ток утечки на выходе Все выходы закорочены на V _q =26V	V _s =27.5V E = 0V			1.0	mA
V _{SAT} Напряжение насыщения на выходе	I _s =350mA Source Sink			3.0 2.0	V



Характеристики переключения.		MAX	UNITS
Задержка включения для любого выхода см рис.3		50	µS
Задержка выключения для любого выхода см рис.3		150	µS
Задержка сигнала разрешения см рис.2		50	µS

