

● Comlinear

構造	最大定格 (Ta=25°C)			電 気 的 特 性 (Ta=25°C)				ド リ フ ト 特 性				備 考		
	記号	定 格 単 位	記号	V <sub>CC</sub> (V)	測 定 条 件	定 格			記号	測 定 条 件	定 格		単 位	
						最 小	標 準	最 大			標 準			最 大

CLC203AI, AM (Hi-Rel) (高速大電流, 広帯域)

HYB 薄	V <sub>CC</sub>	±20	V	A <sub>O</sub>	V <sub>CC</sub> = +15V  V <sub>EE</sub> = -15V  A <sub>CL</sub> =20	DCオープンループ						5		μV/°C	* 203AI: -25~+85 203AM: -55~+125  入出力電圧のリミット については, CLC200AI, AM (Hi-Rel) を参照の こと。  Set: (10V ステップ, 0.2%, A <sub>CL</sub> =20) 15nS (typ)  立ち上がり, 立ち下がり時間: (20V ステップ, A <sub>CL</sub> =20) 4nS (typ)  利得平坦度 (typ) (V <sub>O</sub> <4V <sub>P-P</sub> , A <sub>CL</sub> =20) 0.1~40MHz, 0.1dB >40MHz, 0.2dB  MTBF: 1.44×10 <sup>6</sup> 時間 (AM パージョン, MLL-HDBK-217D, +70°C, ケース)		
				I <sub>CC</sub>		R <sub>L</sub> =0	30	mA	ΔV <sub>IO</sub> /ΔT							μV/°C	
	V <sub>CC</sub> '		V	V <sub>O</sub>		R <sub>L</sub> =0	±11	V	ΔV <sub>IO</sub> /ΔT							μV/°C	
				I <sub>O</sub>													nA/°C
	V <sub>id</sub>		V	f <sub>F</sub>		-3dB, V <sub>O</sub> <4V <sub>P-P</sub>	160	MHz	ΔI <sub>O</sub> /ΔT								nA/°C
	V <sub>i</sub>		V	f <sub>c</sub>		-3dB, V <sub>O</sub> <20V <sub>P-P</sub>	60	MHz	ΔI <sub>I</sub> /ΔT			50					nA/°C
	P <sub>D</sub>		mW	S <sub>R</sub>			6000	V/μS	ΔV <sub>IO</sub> /ΔS								μV/%
	I <sub>CC</sub>		mA	V <sub>IO</sub>			0.5	mV	ΔV <sub>IO</sub> /dt								μV/mo
	T <sub>opt</sub>	*	°C	CMR			56	dB	SVR			60					dB
	T <sub>stg</sub>	-65~+150	°C	I <sub>IO</sub>		R <sub>L</sub> =		nA									
	t <sub>s</sub>			I <sub>I</sub>		100Ω		5	μA	V <sub>n</sub>	1kHz~100MHz	28					μV <sub>rms</sub>
	T <sub>J</sub>	175	°C	Z <sub>i</sub>		R <sub>J</sub> =		250	kΩ	V <sub>n</sub>	5MHz~100MHz	28					μV <sub>rms</sub>
	I <sub>O</sub>	±200	mA	Z <sub>O</sub>		A <sub>CL</sub> =20		0.1 2.45	Ω	i <sub>n</sub>							

### 外形

Pin No. 1 INDEX  
0.050 ± 0.015  
0.100 ± 0.005  
1.100 ± 0.005  
0.050 TYP  
0.018 ± 0.002  
0.165 TYP

単位: インチ

### CLC 203 Equivalent Circuit Diagram

(all undesignated pins are internally unconnected)

### 接続例 (推挽反転利得回路)

Av =  $\frac{R_F}{R_i}$   
R<sub>F</sub> = 1500 Ω (internal)  
For Z<sub>in</sub> = 50 Ω, select  
R<sub>C</sub> / R<sub>i</sub> = 50 Ω

(Increasing Bandwidth at High Gains)

Av	external resistor	-3dB Bandwidth
50	3 kΩ	140MHz
100	750 Ω	110MHz